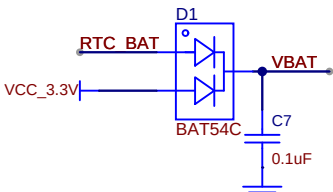


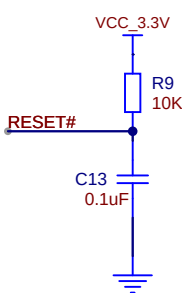
BOOT信号脚上电期间不可为低电平

RTC

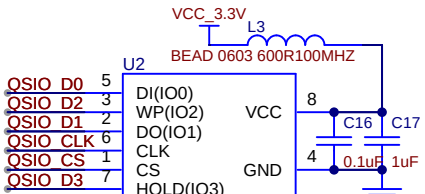


若不需要RTC功能，这部分电路可以删掉，而VBAT则需要接3.3V

RST

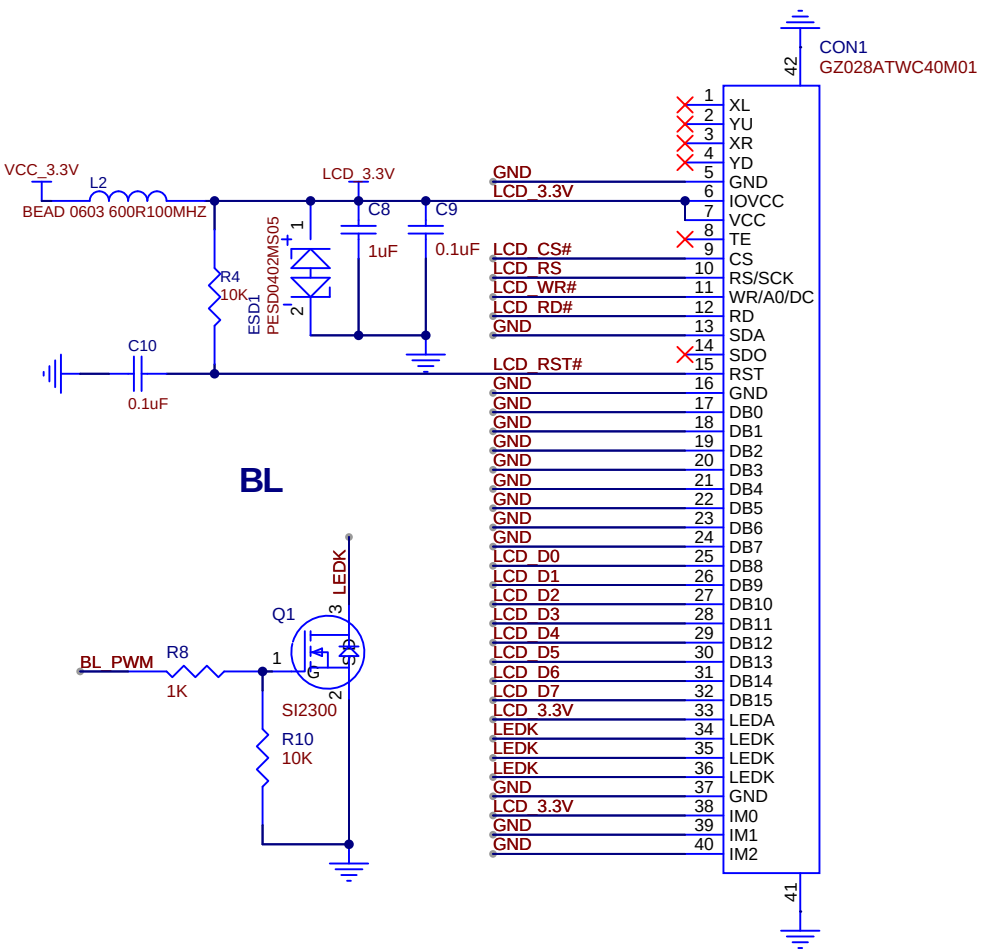


FLASH



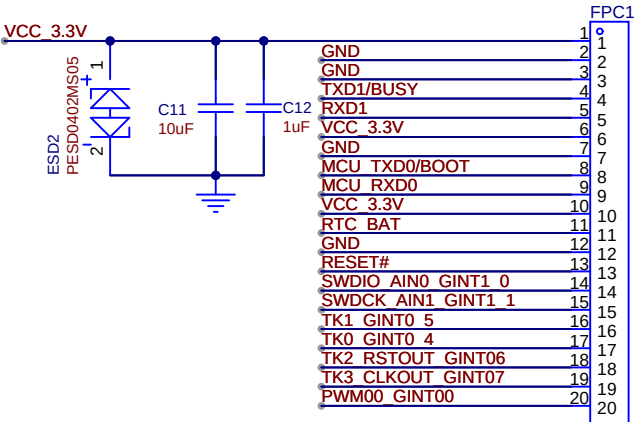
NOR : GD25Q128E/XT25F128B
USON8(4x4mm)/SOP-8/WSON-8-EP
Layout时FLASH应尽量靠近LT165A

LCD



BL

FPC



Pin3-Pin6为串口1，更新程序使用串口1，BUSY脚与TXD1共用，为了方便更新程序以及短接BUSY到GND，建议引出到FPC的引脚上，若不引出则需要留出测试点。
Pin7-Pin10为串口0，BOOT脚与TXD0共用，为了方便串口调试，建议引出到FPC的引脚上，若不引出则需要留出测试点。
若需要RTC功能，RTC_VBAT直接接纽扣电池或电容器即可。若不需要RTC功能，可以不引出，芯片的VBAT脚则需要接3.3V。

Pin12-Pin15为SWD的下载口，需要引出到FPC引脚上。

Pin16-Pin20为空闲的IO口，可以选择性地引出或者删除

Schematic	LT165A_FPC_Demo_V1.0			Update Date	2025-09-12		
				Create Date	2025-08-11		
Page	LT165A_FPC_Demo_V1.0			Part Number			
Drawn		乐升半导体有限公司 LeveTop Semiconductor					
Reviewed							
		VER	SIZE	PAGE	1	OF	1
		V1.0		Levetop Semiconductor.			