



**LT-776**

# **TFT 串口屏控制芯片**

*TFT Panel Controller with Serial Uart Interface*

---

## **规格书**

**V1.1**

[www.levetop.cn](http://www.levetop.cn)

Levetop Semiconductor Co., Ltd.

## 版本记录

版别	发布日期	改版说明
V1.0	2021/10/8	初版
V1.1	2023/8/1	原理图修改

## 目 录

1. 芯片简介 .....	5
2. 内部方块图 .....	6
3. 功能简介 .....	6
4. 芯片脚位图 .....	7
5. 管脚信号说明 .....	8
5.1 RGB / MCU 屏接口信号 .....	8
5.2 SPI 接口信号 .....	9
5.3 Uart 串口与 Uart (SCI) 扩展信号 .....	11
5.4 触控屏信号 .....	12
5.5 USB 控制信号 .....	13
5.6 SDIO 控制信号 .....	13
5.7 PWM 控制信号 .....	13
5.8 DCMI 控制信号 .....	15
5.9 GPIO 控制信号 .....	15
5.10 其他控制信号 .....	17
5.11 晶振与电源信号 .....	17
6. 电气特性 .....	19
6.1 极限参数 .....	19
6.2 DC 电气参数 .....	19
7. 硬件接口 .....	21
7.1 主控端 MCU 通讯接口 .....	21
7.2 TFT 屏的控制接口 .....	21
7.3 SPI Flash 控制接口 .....	22
7.4 触控屏接口 .....	23
7.5 背光控制接口 .....	23
7.6 DAC 声音输出接口 .....	24
7.7 时钟信号 .....	24
7.8 复位 .....	24

7.9 USB 接口 .....	25
7.10 Uart/SPI 扩展接口 .....	25
7.11 SDIO 接口 .....	26
7.12 DCMI 摄像头接口 .....	27
8. 参考原理图 .....	28
9. 封装信息 .....	29
10. 版权说明 .....	30

## 串口屏控制芯片

### *Uart TFT Panel Controller*

#### 1. 芯片简介

LT776 是针对 TFT LCD 屏所设计的 Uart 串口屏控制芯片。其内部采用 32bit M4 核心架构，主要的功能就是提供 Uart 串口通讯，让主控端 MCU 透过简易的指令就能轻易的将要显示到 TFT 屏的内容传递给 TFT 屏上的 LCD 驱动器 (Driver)，LT776 内部硬件及程序提供图形处理功能，能够提升 TFT 显示效率，及降低主控端 MCU 处理图形显示的时间，LT776 支持最大显示分辨率为 1024\*768，可用于 16bit RGB 接口 TFT 屏、8/16 位 MCU 接口的 TFT 屏，或是单色 STN 屏。



LT776 内部的主频可达 500MHz，含有 256Kbytes Flash、128Kbytes SRAM，除了提供 Uart 串口通讯，也提供一个 QSPI Flash 接口，用来快速读取储存在外部 SPI Flash 的图片、动画、字库等信息，LT776 可以配合乐升半导体开发的 UI 编辑软件 (UI\_Editor)、模拟软件 (UI\_Emulator)，直接在电脑上进行产品的 UI 显示界面开发，其所支持的显示功能包括图片显示、GIF 动画显示、循环图片显示、进度条显示、字符串显示、中英文键盘、数字键盘、模拟时钟、数字时钟、二维码产生、音讯播放，及结合触控或编码器功能的控制效果等等，当 LT776 内部的 Flash 烧录乐升半导体的串口屏程序代码后，LT776 就可以透过 Uart 串口与主控端通讯，依据串口指令调用储存在外部 SPI Flash 的 UI 显示素材，因此除大幅缩短 TFT 显示的开发周期，也提升了显示效率。此外，LT776 还提供多组的 SCI (Uart) 接口、CAN Bus 接口，可以连接如蓝芽模块、WiFi 模块，另外包括 USB 接口、SDIO、I2C、模拟输入 AIN、DAC 输出、PWM、通用 GPIO 接口及 INT 中断输入等接口，同时 LT776 提供 DCMI (Digital Camera Interface) 接口，可以外接摄像头，内部也自带了 RTC 时钟，丰富的功能增加了串口屏的实用性与适用范围。

由于具有高主频及含有高容量的 Flash 及 SRAM，LT776 也可以作为主控的 MCU 来使用，使用者可以在标准串口协议下将原有单片机功能移植到 LT776，除了减降低成本也可以缩减开发的复杂度。LT776 的显示功能非常适合用在中小尺寸 TFT-LCD 屏的电子产品上，如用来取代原单色屏产品，或是增加产品质感与档次，不会造成产品原主控端 MCU 太多的负担，可应用于各式小家电、智能家电、厨房家电、手持控制设备、工业控制板、电子仪器、医疗设备、小型检测设备、3D 打印机、电动摩托车、个人医美、小型检测设备、充电设备、闸机显示、水电表、带屏智能音箱、智能饮水机、空气净化器等产品。

Note: (\*) 详细请参考串口屏应用手册。

## 2. 内部方块图

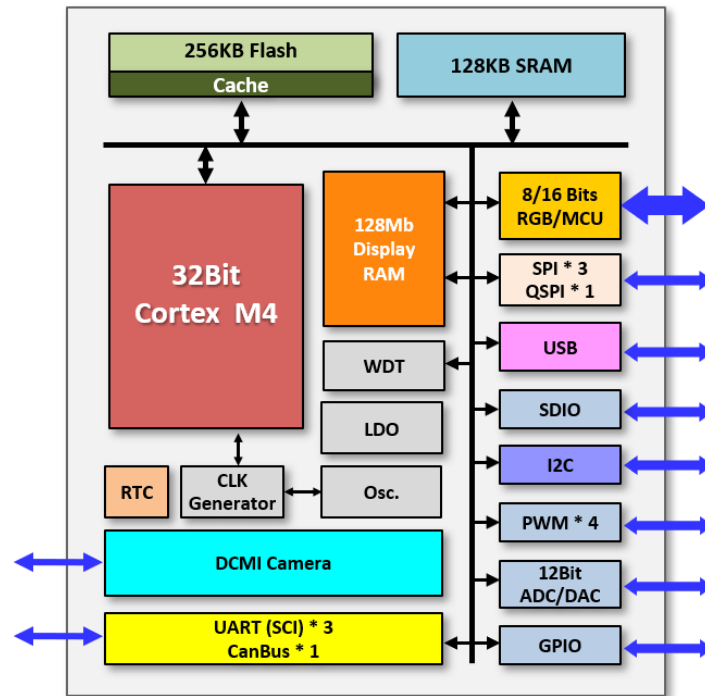


图 2-1: LT776 内部方块图

## 3. 功能简介

- 支持 Uart 串口屏通讯、Boudrate 达 115,200bps
- 内建高效 32Bit MCU (M4 Core) 解析串口屏指令，主频可达 500MHz
- 内建 256KB Flash、128KB SRAM 内存
- 可以支持 16bit RGB 屏、8/16bit 并口或是 SPI 串口的 MCU 屏
- 内建 128Mb 显示内存，提供多图层显示，可支持最高 1024\*768 显示分辨率的 TFT 屏
- 支持外部 QSPI/SPI Flash，可储存图片、动画、字库等信息
- 支持图片显示、GIF 动画显示、循环图片显示、开机画面显示、进度条显示、文字字符串显示指令功能
- 支持画点、线、圆、三角形、矩形等绘图指令功能、及二维码产生器功能
- 支持 UI\_Editor 开发软件及 UI\_Emulator 模拟软件
- 支持电阻式触控屏、电容式触控屏
- 支持 USB 更新程序及更新 SPI Flash 数据功能
- 提供 DCMI 摄像头、ADC 模拟输入、DAC 音频输出接口
- 提供 QSPI、SPI 接口，及 CAN Bus、3 组 Uart (SCI) 接口
- 提供 USB2.0、SDIO，及 PWM/GPIO 输出
- 内建 RTC(Real Time Clock) 时钟
- 内建时钟信号源
- 工作电压：3.0~3.6V
- LQFP-100Pin (14mm \*14mm)

4. 芯片脚位图

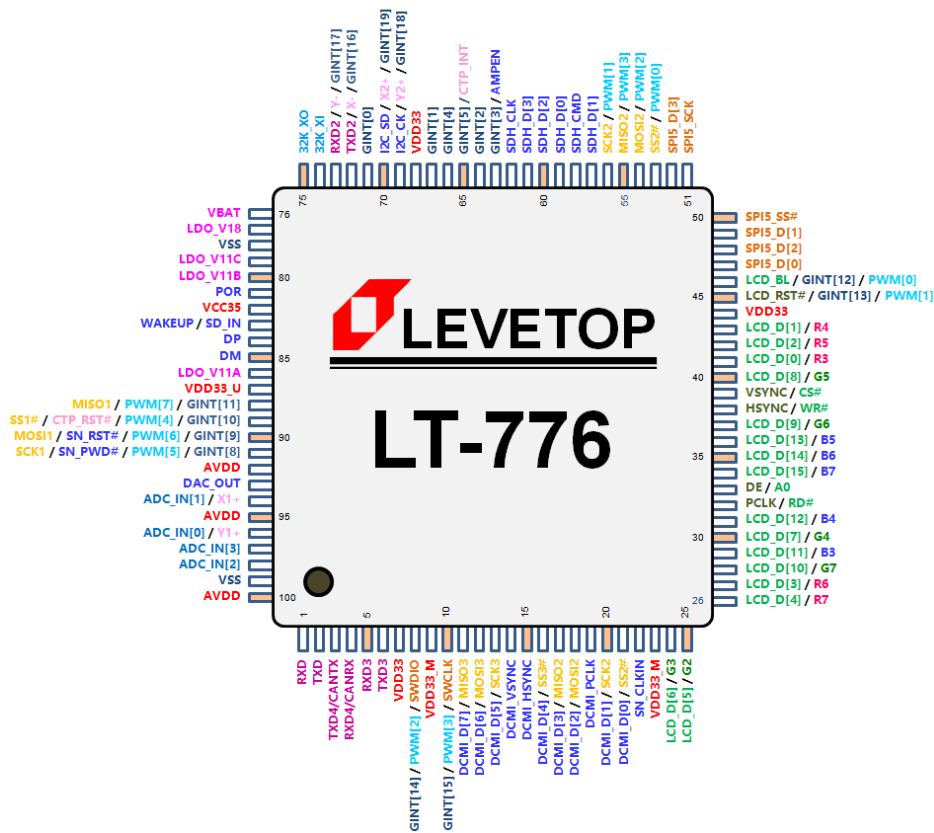


图 4-1: LT776 管脚图 (LQFP-100Pin)

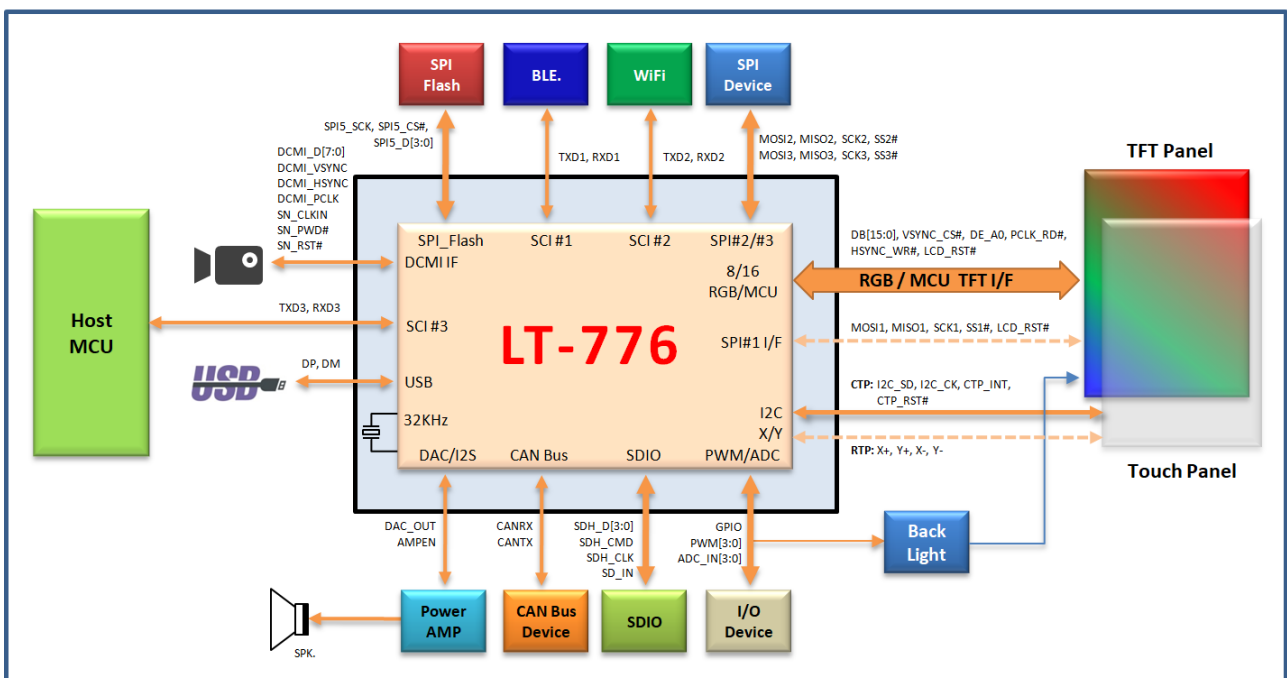


图 4-2: LT776 应用方块图

## 5. 管脚信号说明

### 5.1 RGB / MCU 屏接口信号

表格 5-1: RGB / MCU 屏接口信号

Pin#	管脚名称	I/O	功能说明																																		
30, 24, 25, 26, 27, 42, 43, 41	DB[7:0]	IO	<p><b>8/16Bit 并口的 MCU 屏数据信号</b></p> <p>当使用 8/16Bit 并口的 MCU 屏时, 这些信号为 LT776 对外部 8/16Bit MCU 屏的数据传输信号。</p> <p>当使用 RGB 屏接口时, 这些信号为 RGB 数据信号。</p>																																		
34, 35, 36, 31, 29, 28, 37, 40	DB[15:8]	IO	<p><b>16Bit 并口的 MCU 屏数据信号</b></p> <p>当使用 16Bit 并口的 MCU 屏时, 这些信号为 LT776 对外部 16Bit MCU 屏的数据传输信号。</p> <p>当使用 RGB 屏接口时, 这些信号为 RGB 数据信号。</p> <table border="1" style="margin-left: auto; margin-right: auto;"> <thead> <tr> <th>MCU I/F</th> <th>RGB I/F</th> </tr> </thead> <tbody> <tr><td>D15</td><td>B7</td></tr> <tr><td>D14</td><td>B6</td></tr> <tr><td>D13</td><td>B5</td></tr> <tr><td>D12</td><td>B4</td></tr> <tr><td>D11</td><td>B3</td></tr> <tr><td>D10</td><td>G7</td></tr> <tr><td>D9</td><td>G6</td></tr> <tr><td>D8</td><td>G5</td></tr> <tr><td>D7</td><td>G4</td></tr> <tr><td>D6</td><td>G3</td></tr> <tr><td>D5</td><td>G2</td></tr> <tr><td>D4</td><td>R7</td></tr> <tr><td>D3</td><td>R6</td></tr> <tr><td>D2</td><td>R5</td></tr> <tr><td>D1</td><td>R4</td></tr> <tr><td>D0</td><td>R3</td></tr> </tbody> </table>	MCU I/F	RGB I/F	D15	B7	D14	B6	D13	B5	D12	B4	D11	B3	D10	G7	D9	G6	D8	G5	D7	G4	D6	G3	D5	G2	D4	R7	D3	R6	D2	R5	D1	R4	D0	R3
MCU I/F	RGB I/F																																				
D15	B7																																				
D14	B6																																				
D13	B5																																				
D12	B4																																				
D11	B3																																				
D10	G7																																				
D9	G6																																				
D8	G5																																				
D7	G4																																				
D6	G3																																				
D5	G2																																				
D4	R7																																				
D3	R6																																				
D2	R5																																				
D1	R4																																				
D0	R3																																				
39	CS# VSYNC	IO	<p><b>8/16Bit 并口的 MCU 屏芯片选择信号</b></p> <p>当使用 8/16Bit 并口的 MCU 屏时, 这些信号为 LT776 对外部 8/16Bit MCU 屏的片选控制信号。</p> <p><b>LCD 垂直同步信号</b></p> <p>当使用 RGB 屏时, 垂直同步信号 VSYNC 连接至通用的 TFT 驱动接口讯号。</p>																																		



Pin#	管脚名称	I/O	功能说明
38	WR# HSYNC	○	<b>8/16Bit 并口的 MCU 屏写入控制信号</b> 当使用 8/16Bit 并口的 MCU 屏时, 这些信号为 LT776 对外部 8/16Bit MCU 屏的数据写入控制信号。 <b>LCD 水平同步信号</b> 当使用 RGB 屏时, 水平同步讯号 HSYNC 连接至通用的 TFT 驱动接口讯号。
32	RD# PCLK	○	<b>8/16Bit 并口的 MCU 屏读取控制信号</b> 当使用 8/16Bit 并口的 MCU 屏时, 这些信号为 LT776 对外部 8/16Bit MCU 屏的数据读取控制信号。 <b>LCD 屏幕扫描时钟信号</b> 当使用 RGB 屏时, 屏幕扫描时钟信号连接至通用的 TFT 驱动接口讯号。此信号为内部 PPLL 驱动产生。
33	A0 DE	○	<b>8/16Bit 并口的 MCU 屏上的 RS/A0 信号</b> 当使用 8/16Bit 并口的 MCU 屏时, 使用 SPI 屏时, 为 LT776 输出到 SPI 屏的 A0 信号。 <b>LCD 屏幕数据使能</b> 当使用 RGB 屏时, 此信号为连接至通用 TFT 驱动接口的数据有效或数据使能信号。
45	LCD_RST# PWM[1] GINT[13]	○	<b>MCU 屏上的复位输出信号</b> 此管脚是提供 8/16Bit MCU 屏或是 SPI 屏的复位信号, 当 LCD_RST# = 0 时, 将对 TFT LCD 屏产生复位动作。 此信号与 PWM[1]、GINT[13] 信号共享。

## 5.2 SPI 接口信号

表格 5-2: SPI 接口信号

Pin#	管脚名称	I/O	功能说明
51	SPI5_SCK	○	<b>QSPI Flash 的时钟信号</b> SPI5 主要是接到外部 SPI Flash。此管脚是提供到外部 SPI Flash 的时钟信号输出。
50	SPI5_SS#	○	<b>QSPI Flash 的芯片选择信号</b> 此信号为 LT776 对外部 SPI Flash 的片选输出。
52, 48, 49, 47	SPI5_D[3:0]	I	<b>QSPI Flash 的数据传输信号</b> 这些信号为 LT776 由外部 SPI Flash 的数据传输信号。
91	SCK1 SN_PWD# PWM[5] GINT[8]	○	<b>SPI#1 串行时钟信号</b> 此信号为 LT776 对外部 SPI 元件的时钟输出信号。 此信号与 SN_PWD#、PWM[5] 及 GINT[8] 共享。

Pin#	管脚名称	I/O	功能说明
89	SS1# CTP_RST# PWM[4] GINT[10]	O	<b>SPI#1 的芯片选择信号</b> 此信号为 LT776 对外部 SPI 元件的片选输出。 此信号与 CTP_RST#、PWM[4] 及 GINT[10] 共享。
88	MISO1 PWM[7] GINT[11]	I	<b>SPI#1 接收 SPI 元件数据输入信号</b> 此信号为 LT776 由外部 SPI 元件的读取数据输入。 此信号与 PWM[7] 及 GINT[11] 共享。
90	MOSI1 SN_RST# PWM[6] GINT[9]	O	<b>SPI#1 输出到 SPI 元件的数据信号</b> 此信号为 LT776 输出数据到外部 SPI 元件。 此信号与 SN_RST#、PWM[6] 及 GINT[9] 共享。
56	SCK2 PWM[1]	O	<b>SPI#2 串行时钟信号</b> 此信号为 LT776 对外部 SPI 元件的时钟输出信号。 此信号与 PWM[1] 共享。
53	SS2# PWM[0]	O	<b>SPI#2 的芯片选择信号</b> 此信号为 LT776 对外部 SPI 元件的片选输出。 此信号与 PWM[0] 共享。
55	MISO2 PWM[3]	I	<b>SPI#2 接收 SPI 元件数据输入信号</b> 此信号为 LT776 由外部 SPI 元件的读取数据输入。 此信号与 PWM[3] 共享。
54	MOSI2 PWM[2]	O	<b>SPI#2 输出到 SPI 元件的数据信号</b> 此信号为 LT776 输出数据到外部 SPI 元件。 此信号与 PWM[2] 。
13	SCK3 DCMI_D[5]	O	<b>SPI#3 串行时钟信号</b> 此信号为 LT776 对外部 SPI 元件的时钟输出信号。 此信号与 DCMI Cmaera 数据线 5 共享。
16	SS3# DCMI_D[4]	O	<b>SPI#3 的芯片选择信号</b> 此信号为 LT776 对外部 SPI 元件的片选输出。 此信号与 DCMI Cmaera 数据线 4 共享。
11	MISO3 DCMI_D[7]	I	<b>SPI#3 接收 SPI 元件数据输入信号</b> 此信号为 LT776 由外部 SPI 元件的读取数据输入。 此信号与 DCMI Cmaera 数据线 7 共享。
12	MOSI3 DCMI_D[6]	O	<b>SPI#3 输出到 SPI 元件的数据信号</b> 此信号为 LT776 输出数据到外部 SPI 元件。 此信号与 DCMI Cmaera 数据线 6 共享。

### 5.3 Uart 串口与 Uart (SCI) 扩展信号

表格 5-3: Uart (SCI) 扩展信号

Pin#	管脚名称	I/O	功能说明
1	RXD1	I	<b>串口通信(Uart) #1 接收数据输入</b> 这是第 1 组 Uart 串行通信接口的数据输入口, 用来接收其他元件的 TX 送来信号。
2	TXD1	O	<b>串口通信(Uart) #1 发送数据输出</b> 这是第 1 组 Uart 串行通信接口的数据输出口, 用来传送信号到其他元件的 RX。
73	RXD2	I	<b>串口通信(Uart) #2 接收数据输入</b> 这是第 2 组 Uart 串行通信接口的数据输入口, 用来接收其他元件的 TX 送来信号。
72	TXD2	O	<b>串口通信(Uart) #2 发送数据输出</b> 这是第 2 组 Uart 串行通信接口的数据输出口, 用来传送信号到其他元件的 RX。
5	RXD3	I	<b>串口通信(Uart) #3 接收数据输入</b> 这是第 3 组 Uart 串行通信接口的数据输入口, 用来接收其他元件的 TX 送来信号。使用串口屏时, 这是 Uart 串行通信的数据输入口, 用来接收主控端 MCU 的 TX 送来指令信号。
6	TXD3	O	<b>串口通信(Uart) #3 发送数据输出</b> 这是第 3 组 Uart 串行通信接口的数据输出口, 用来传送信号到其他元件的 RX。使用串口屏时, 这是 Uart 串行通信的数据输出口, 用来传送指令信号到主控端 MCU 的 RX。
4	RXD4 CANRX	I	<b>串口通信(Uart) #4 接收数据输入</b> 这是第 4 组 Uart 串行通信接口的数据输入口, 用来接收其他元件的 TX 送来信号。也可以当作 CAN Bus 接收数据输入。
3	TXD4 CANTX	O	<b>串口通信(Uart) #4 发送数据输出</b> 这是第 4 组 Uart 串行通信接口的数据输出口, 用来传送信号到其他元件的 RX。也可以当作 CAN Bus 发送数据输出。

## 5.4 触控屏信号

表格 5-4: 触控屏信号

Pin#	管脚名称	I/O	功能说明
94	X1+ AIN[1]	I	<b>电阻屏 X+ 信号</b> 使用电阻屏时, 此为电阻屏 X+ 信号, 使用时 X1+ 和 X2+ 这 2 根信号必须同时接到电阻屏的 X+ 信号。 不使用电阻屏时此信号也可以作为模拟输入信号 AIN[1] 。
96	Y1+ AIN[0]	I	<b>电阻屏 Y+ 信号</b> 使用电阻屏时, 此为电阻屏 Y+ 信号, 使用时 Y1+ 和 Y2+ 这 2 根信号必须同时接到电阻屏的 Y+ 信号。 不使用电阻屏时此信号也可以作为模拟输入信号 AIN[0] 。
70	X2+ I2C_SD	IO	<b>电阻屏 X+ 信号</b> 使用电阻屏时, 此为电阻屏 X+ 信号, 使用时 X1+ 和 X2+ 这 2 根信号必须同时接到电阻屏的 X+ 信号。 <b>电容屏的 I2C 数据信号</b> 使用电容屏时为电容屏上的 I2C 数据信号。
69	Y2+ I2C_CK	IO	<b>电阻屏 Y+ 信号</b> 使用电阻屏时, 此为电阻屏 Y+ 信号, 使用时 Y1+ 和 Y2+ 这 2 根信号必须同时接到电阻屏的 Y+ 信号。 <b>电容屏的 I2C 时钟信号</b> 使用电容屏时为电容屏上的 I2C 时钟信号。
73	Y- GINT[17] RXD2	IO	<b>电阻屏 Y- 信号</b> 使用电阻屏时, 此为电阻屏 Y- 信号。 此信号也可以作为 RXD2、GPIO 或是中断输入信号 GINT[17] 使用。
72	X- GINT[16] TXD2	IO	<b>电阻屏 X- 信号</b> 使用电阻屏时, 此为电阻屏 X- 信号。 此信号也可以作为 TXD2、GPIO 或是中断输入信号 GINT[16] 使用。
89	CTP_RST# SS1# PWM[4] GINT[10]	IO	<b>电容屏上的复位信号</b> 使用电容屏时为电容屏上的复位信号。 此信号也可以作为 SS1#、PWM[4]、GPIO 或是中断输入信号 GINT[10] 使用。
65	CTP_INT GINT[5]	IO	<b>电容屏的中断信号</b> 使用电容屏时为电容屏上的 I2C 中断输入信号。 此信号也可以作为 GPIO 或是中断输入信号 GINT[5] 使用。

## 5.5 USB 控制信号

表格 5-5: USB 控制信号

Pin#	管脚名称	I/O	功能说明
84	DP	IO	<b>USB 数据端 (Positive)</b> 此为 USB 数据端 DP 的信号。
85	DM	IO	<b>USB 数据端 (Negative)</b> 此为 USB 数据端 DM 的信号。

## 5.6 SDIO 控制信号

表格 5-6: SDIO 控制信号

Pin#	管脚名称	I/O	功能说明
62	SDH_CLK	IO	<b>SDIO 时钟信号</b> SD Host 时钟信号
58	SDH_CMD	IO	<b>SDIO Command 信号</b> SD Host Command
61, 60, 57, 59	SDH_D[3:0]	IO	<b>SDIO 数据信号</b> SD Host 数据信号。LT776 可以透过 SDIO 接口更新内部 MCU 程序及外接 SPI Flash 内的数据。
83	SD_IN WAKEUP	I	<b>SD 卡 (SPI 模式) 侦测信号</b> 此信号用来侦测 SD 卡是否插入。

## 5.7 PWM 控制信号

表格 5-7: PWM 控制信号

Pin#	管脚名称	I/O	功能说明
46	PWM[0] LCD_BL GINT[12]	IO	<b>PWM[0] 输出</b> 此为 LT776 内部 PWM[0] 输出。 通常做为 LCD 背光输出 LCD_BL 使用, 也可以作为 GPIO 或是中断输入信号 GINT[12] 使用。
45	PWM[1] LCD_RST# GINT[13]	IO	<b>PWM] [1] 输出</b> 此为 LT776 内部 PWM[1] 输出。 通常做为 MCU 屏上的复位信号 LCD_RST#使用, 也可以作为 GPIO 或是中断输入信号 GINT[13] 使用。
8	PWM[2] GINT[14] SWDIO	IO	<b>PWM[2] 输出</b> 此为 LT776 内部 PWM[2] 输出。 此脚也可以作为 GPIO、中断输入信号 GINT[14] 或是 ARM 调试模式的仿

Pin#	管脚名称	I/O	功能说明
			真数据接口 SWDIO 使用。
10	PWM[3] GINT[15] SWCLK	IO	<b>PWM[3] 输出</b> 此为 LT776 内部 PWM[3] 输出。 此信号可以作为 GPIO、中断输入信号 GINT[15] 或是 ARM 调试模式的仿真时钟接口 SWCLK 使用。
55, 54, 56, 53	PWM[3:0]	IO	<b>PWM[3:0] 输出</b> 这些信号为 LT776 内部另外一组 PWM[3:0] 的输出，但是不能与上述的 PWM[3:0] (Pin10、Pin8、Pin45、Pin46) 同时都做 PWM 使用。 这些信号与 SPI#2 的控制信号共享。
88, 90, 91, 89	PWM[7:4]	IO	<b>PWM[7:4] 输出</b> 此为 LT776 内部 PWM[7:4] 输出。 这些信号与 SPI#1 的控制信号及 GINT[11]、GINT[9]、GINT[8]、GINT[10] 共享。

## 5.8 DCMI 控制信号

表格 5-8: DCMI 控制信号

Pin#	管脚名称	I/O	功能说明
19	DCMI_PCLK	I	<b>DCMI 时钟信号输入</b> 接收来自 DCMI 的时钟信号
14	DCMI_VSYNC	I	<b>DCMI 垂直同步输入信号</b> 接收来自 DCMI 的垂直同步输入信号
15	DCMI_HSYNC	I	<b>DCMI 水平同步输入信号</b> 接收来自 DCMI 的水平同步输入信号
11, 12, 13, 16, 17, 18, 20, 21	DCMI_D[7:0]	I	<b>DCMI 数据输入信号</b> 接收来自 DCMI 的数据输入信号
22	SN_CLKIN	O	<b>DCMI 时钟输出</b> 输出到 DCMI 的 PLL 时钟来源信号。
90	SN_RST# MOSI1 PWM[6] GINT[9]	O	<b>DCMI Sensor 复位输出</b> 输出到 DCMI Sensor 的复位 (Reset) 信号。 此信号也可以作为 MOSI1、PWM[6]、GPIO 或是中断输入信号 GINT[9] 使用。
91	SN_PWD# SCK1 PWM[5] GINT[8]	O	<b>DCMI Sensor 电源关闭输出</b> 输出到 DCMI Sensor 的电源关闭 (Power Down) 信号。 此信号也可以作为 SCK1、PWM[5]、GPIO 或是中断输入信号 GINT[8] 使用。

## 5.9 GPIO 控制信号

表格 5-9: GPIO 控制信号

Pin#	管脚名称	I/O	功能说明
71	GINT[0]	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[0] 使用。
67	GINT[1]	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[1] 使用。
64	GINT[2]	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[2] 使用。
63	GINT[3] AMPEN	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[3] 使用。与 AMPEN 信号共享。
66	GINT[4]	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[4] 使用。

Pin#	管脚名称	I/O	功能说明
65	GINT[5] CTP_INT	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[5] 使用。与 CTP_INT 信号共享。
91	GINT[8] SN_PWD# SCK1 PWM[5]	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[8] 使用。与 SN_PWD#、SCK1、PWM[5] 信号共享。
90	GINT[9] SN_RST# MOSI1 PWM[6]	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[9] 使用。与 SN_RST#、MOSI1、PWM[6] 信号共享。
89	GINT[10] CTP_RST# SS1# PWM[4]	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[10] 使用。与 CTP_RST#、SS1#、PWM[4] 信号共享。
88	GINT[11] MISO1 PWM[7]	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[11] 使用。与 MISO1、PWM[7] 信号共享。
46	GINT[12] PWM[0] LCD_BL	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[12] 使用。与 PWM[0]、LCD_BL 信号共享。
45	GINT[13] PWM[1]	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[13] 使用。与 PWM[1] 信号共享。
8	GINT[14] PWM[2] SWDIO	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[14] 使用。与 PWM[2]、SWDIO 信号共享。
10	GINT[15] PWM[3] SWCLK	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[15] 使用。与 PWM[3]、SWCLK 信号共享。
72	GINT[16] TXD2 X-	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[16] 使用。与 TXD2、X- 信号共享。
73	GINT[17] RXD2 Y-	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[17] 使用。与 RXD2、Y- 信号共享。
69	GINT[18] I2C_CK	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[18] 使用。与 I2C_CK 信号共享。
70	GINT[19] I2C_SD	IO	<b>GPIO 与中断输入信号</b> 此信号为 GPIO 或是中断输入信号 GINT[19] 使用。与 I2C_SD 信号共享。



## 5.10 其他控制信号

表格 5-10: 其他控制信号

Pin#	管脚名称	I/O	功能说明
97, 98, 94, 96	AIN[3:0]	I	<b>模拟输入信号</b> 此内部 ADC 的模拟信号输入管脚。 AIN[0] 信号与使用电阻屏时的 Y1+ 信号共享。 AIN[1] 信号与使用电阻屏时的 X1+ 信号共享。
93	DAC_OUT	O	<b>模拟输出信号</b> 此为 DAC 信号输出, 可作为音频输出或预留做其他控制信号使用。
63	AMPEN GINT[3]	IO	<b>音频功放控制输出</b> 此信号为音频功放的使能控制输出。此信号也可以作为 GPIO 或是中断输入信号 GINT[3] 使用。
46	LCD_BL PWM[0] GINT[12]	IO	<b>背光控制信号输出</b> 此信号可以作为串口屏的背光控制信号 LCD_BL。也可以作为 PWM[0]、GPIO 或是中断输入信号 GINT[12] 使用。
83	WAKEUP SD_IN	I	<b>唤醒输入信号</b> 此为 LT776 的唤醒输入。使用 SD 卡 (SPI 模式) 时, 此信号可以作为 SD 卡 (SPI 模式) 侦测信号。
81	RST#	I	<b>复位输入信号</b> 当 RST# = 0 时, 将对内部 MCU 产生复位动作, 除了少数由 POR 才能复位的寄存器外, 大多数由 MCU 控制的寄存器将回复到默认值。

## 5.11 晶振与电源信号

表格 5-11: 晶振与电源信号

Pin#	管脚名称	I/O	功能说明
74	32K_XI	I	<b>RTC 晶振输入</b> 此管脚连接至外部 32.768Khz 晶振。
75	32K_XO	O	<b>RTC 晶振输出</b> 此管脚连接至外部 32.768Khz 晶振。
82	VCC35	PWR	<b>3.3V~5V 电源输入 (System)</b>
92, 95, 100	AVDD	PWR	<b>3.3V ADC/DAC 电源输入</b>
76	VBAT	PWR	<b>2.2V~3.3V RTC 的电池电源输入</b>
7, 44, 68	VDD33	PWR	<b>3.3V 电源输入</b>

Pin#	管脚名称	I/O	功能说明
9, 23	VDD33_M	PWR	<b>SDRAM 电源输入 (3.3V)</b>
87	VDD33_U	PWR	<b>USB 电源输入 (3.3V)</b>
86	LDO_V11A	PWR	<b>ADC 与 DAC 的参考电压</b> 此管脚必须外接一个 10uF 和一个 0.1uF 滤波电容到地。注意, LDO_V11A、LDO_V11B、LDO_V11C 不可以接在一起。
80	LDO_V11B	PWR	<b>1.1V 内核电源输出#2 (USB PHY)</b> 此管脚必须外接一个 10uF 和一个 0.1uF 滤波电容到地。
79	LDO_V11C	PWR	<b>1.1V 内核电源输出 (Core)</b> 此管脚必须外接一个 1uF 和一个 0.1uF 滤波电容到地。
77	LDO_V18	PWR	<b>1.8V 内核电源输出 (Core)</b> 此管脚必须外接一个 1uF 和一个 0.1uF 滤波电容到地。
78, 99	VSS	PWR	<b>Ground</b>

## 6. 电气特性

### 6.1 极限参数

表格 6-1: 电气极限参数表

符号	参数描述	参数范围	单位
$V_{CC}$	电源电压	-0.3 ~ 3.6	V
$V_{IN}$	逻辑输入电压	-0.3 ~ $V_{CC}+0.3$	V
$V_{OUT}$	逻辑输出电压	-0.3 ~ $V_{CC}+0.3$	V
$P_D$	最大功耗	$\leq 300$	mW
$T_{OPR\_I}$	工作温度范围	-40 ~ 85	°C
$T_{ST}$	储存温度范围	-40 ~ 125	°C
$T_{SOL}$	最高焊接温度	260	°C

**提示:** 最大极限值是指超出该工作范围时, 芯片有可能损坏。推荐工作范围是指在该范围内, 器件功能正常, 但并不完全保证满足个别性能指针。电气参数定义了器件在工作范围内并且在保证特定性能指针的测试条件下的直流和交流电参数规范。对于未给定上下限值的参数, 本规范不予保证其精度, 但其典型值合理反映了器件性能。

### 6.2 DC 电气参数

表格 6-2: DC 电气参数表

参数描述	符号	Min	Typical	Max	单位
电源电压	$V_{dd}$	3	3.3	3.6	V
输入高电位	$V_{IH}$	2	-	$V_{dd}$	V
输入低电位	$V_{IL}$	$V_{SS}$	-	0.8	V
输出高电位	$V_{OH}$	2.4	—	$V_{dd}$	V
输出低电位	$V_{OL}$	$V_{SS}$	—	0.4	V
上拉电阻电流	$R_{PU}$	50	—	—	uA
Input Leakage Current @ $V_{DD33}=\max, VPAD=0$ or $V_{DD33}$	$I_{IN}$	-1.2		1.2	uA
Fail leakage Current @ $V_{DD33}=0,$ $VPAD=V_{DD33}=\max$	$I_{PAD}$			1.2	uA
Off_State Leakage Current @ $V_{DD33}=\max, VPAD=0$ or $V_{DD33}$	$I_{OZ}$			1.2	uA

(条件:  $V_{dd} = 3.3V, T_A = 25^\circ C$ )

表格 6-3: ESD 保护

参数描述	符号	数值	单位
ESD Target for Human Body Model	HBM	2,000	V
Latch Up	Latch Up	200	mA

表格 6-4: 功耗参数表

参数描述	Power Consumption	
	400MHz	500MHz
CPU Run	80mA	120mA
CPU and Peripheral Run *1	130mA	170mA
CPU and SDRAM Run*2	97mA	136mA
CPU, SDRAM and Peripheral Run	134mA	180mA
Low Power Mode *3	5mA	
Power Off Mode (1) *4	10uA	
Power Off Mode (2) *5	180nA	

**Note:**

1. 内部所有模块以最高速运行
2. CPU : SDRAM = 4:1 in Speed
3. 芯片电源开启, 时钟停止, 唤醒来源: USB, I2C, Counter, GPIO, RTC, WAKEUP, RST#
4. 芯片电源开启, 时钟停止, 唤醒来源: GPIO, RTC, WAKEUP, RST#
5. 只有 VBAT 电源开启, 时钟停止, 唤醒来源: WAKEUP, RST#

## 7. 硬件接口

### 7.1 主控端 MCU 通讯接口

LT776 与主控端 MCU 通信的模式是透过 UART 接口, 相关的软件设置及通讯协议可以参考本公司的上下位机软件使用说明书。

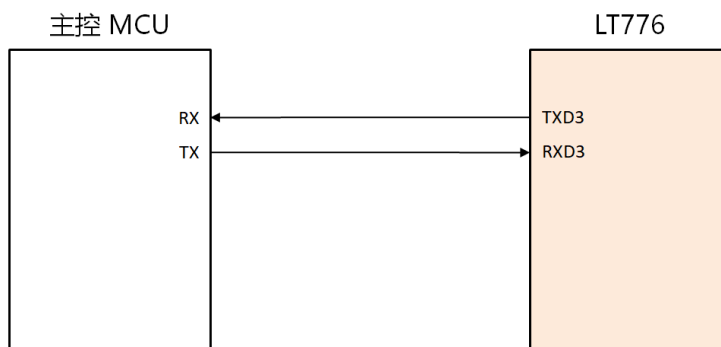


图 7-1: 与主控端 MCU 的通信模式

### 7.2 TFT 屏的控制接口

LT776 与 TFT 屏可以透过 16 位并口、8 位并口、SPI 串口, 或是 RGB 接口模式连接。

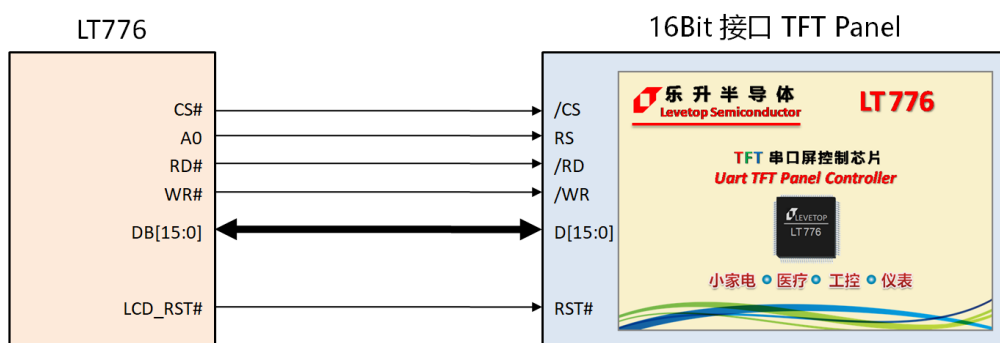


图 7-2: LT776 与 16 位并口的 MCU 屏连接

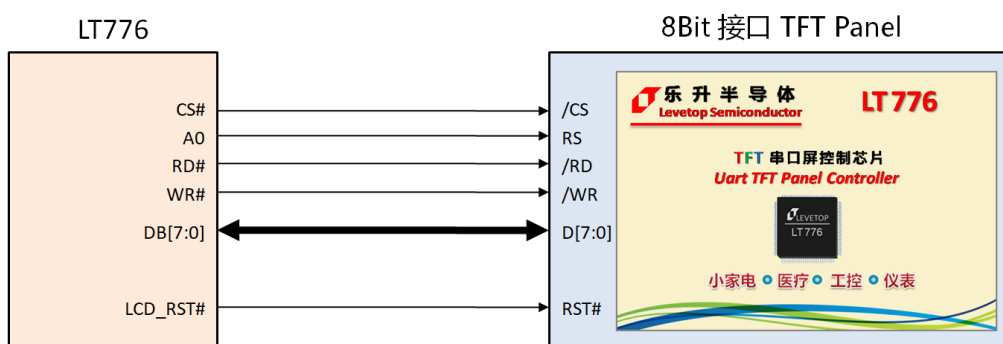


图 7-3: LT776 与 8 位并口的 MCU 屏连接

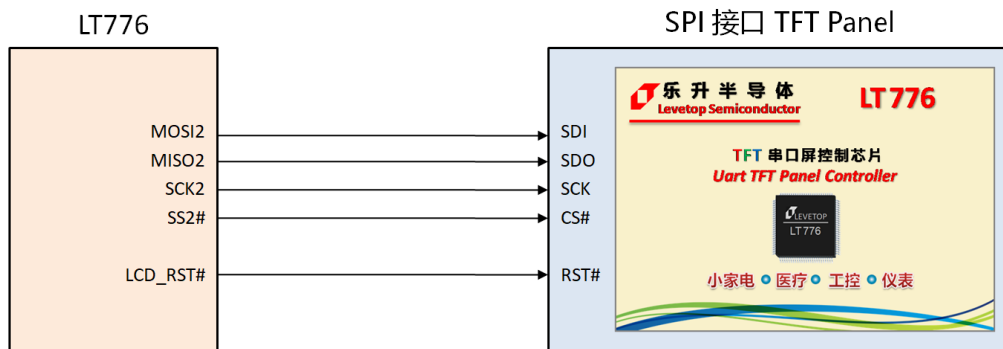


图 7-4: LT776 与 SPI 接口的 MCU 屏连接

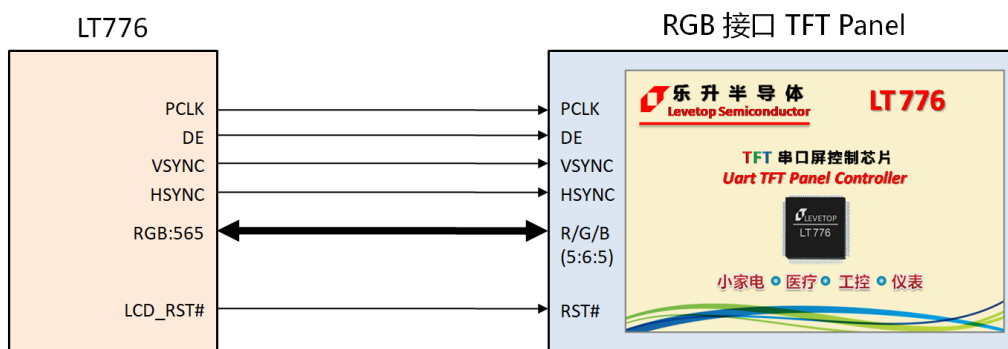


图 7-5: LT776 与 RGB 接口 TFT 屏连接

### 7.3 SPI Flash 控制接口

LT776 内部有三组 SPI Master 接口及一组 QSPI 接口，一组 SPI#2 接口如上图 7-4 所示，可以接到 SPI 的 MCU 屏，另一组则是如后面第 7.10 节图 7-14 所示，可以接到 SPI 元件，而一组 QSPI (SPI5) 接口则接到 QSPI Flash，如下图 7-6。此外接的 QSPI Flash 用来储存图片、动画、字库等信息，当 LT776 收到主控端透过 Uart 送来的串口指令后，会依据指令要求的动作到 QSPI Flash 内提取图片等信息，然后将数据传送至 MCU 屏。而透过 USB 端口可以用专用 PC 软件（参考 LT776 应用手册）更新 SPI Flash 内的数据。

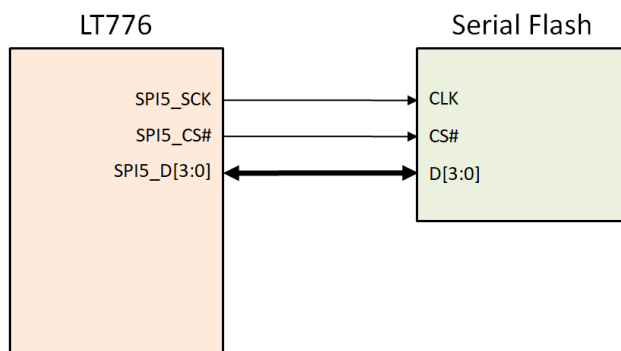


图 7-6: LT776 连接到 QSPI Flash 的应用电路

### 7.4 触控屏接口

LT776 有 ADC 模拟信号输入口，可以用来连接电阻式触控屏，并且配合内部程序将触控信息传递给主控端，如下图 7-7，连接电容式触控屏如下图 7-8。

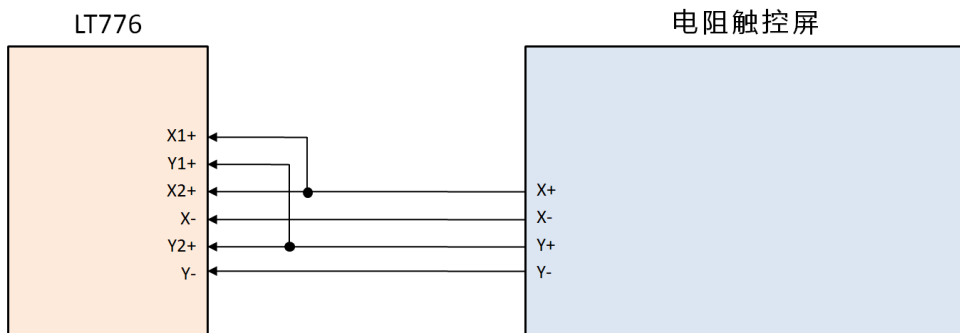


图 7-7: LT776 连接到电阻式触控屏

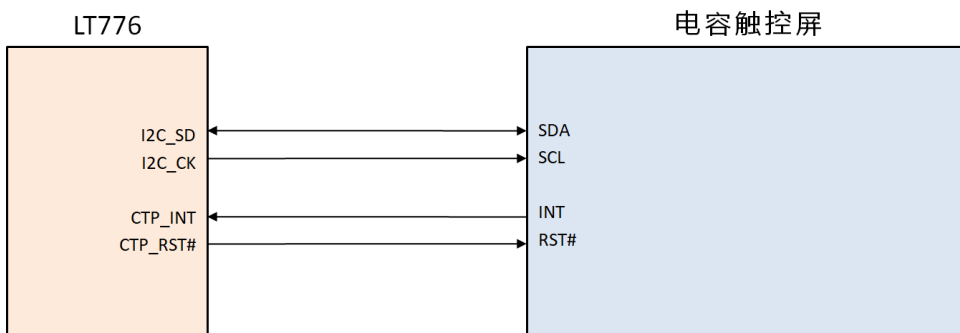


图 7-8: LT776 连接到电容式触控屏

### 7.5 背光控制接口

LT776 提供一背光控制接口 LCD\_BL，可以用来控制 LCD 屏背光，参考原理图如下：

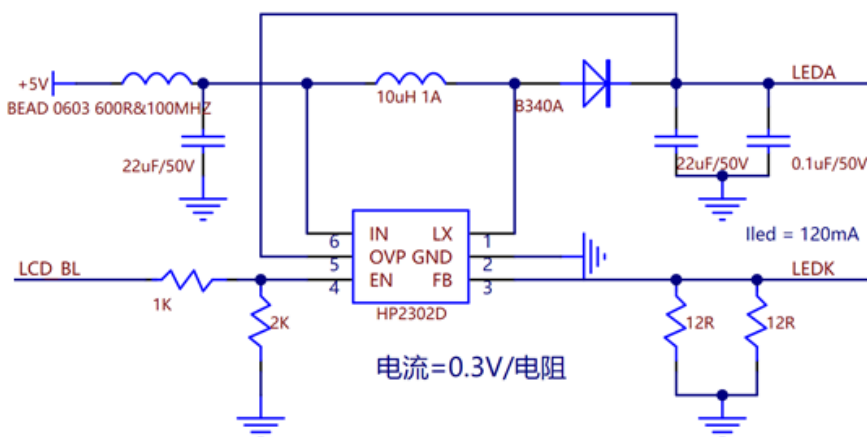


图 7-9: LCD 背光控制参考原理图

### 7.6 DAC 声音输出接口

LT776 提供一个由 DAC 产生的声音输出接口 DAC\_OUT，可以用来作为声音播放，AMPEN 信号可以用来开启或是关闭声音的功率放大输出电路，参考原理图如下：

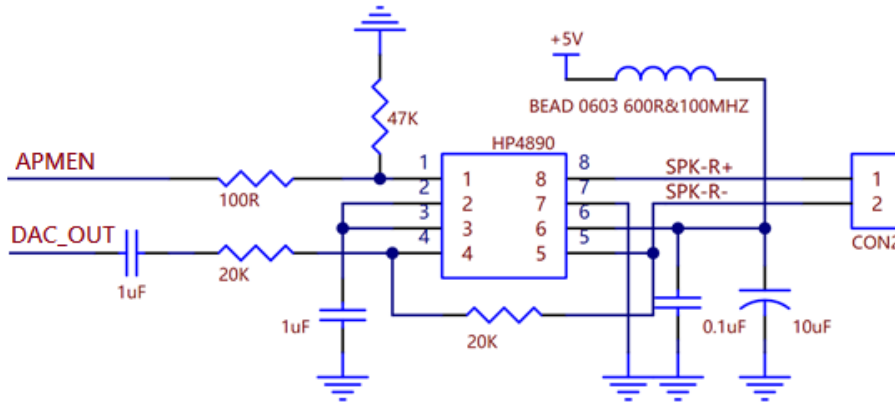


图 7-10: 声音输出参考原理图

### 7.7 时钟信号

LT776 内部有时钟源，供给内部系统时钟信号，外部不需要使用其他晶振电路，而内部最高运行时钟频率为 150MHz。如果使用内建的 RTC (Real Time Clock)，则需要提供一 32.768KHz 的晶振电路：

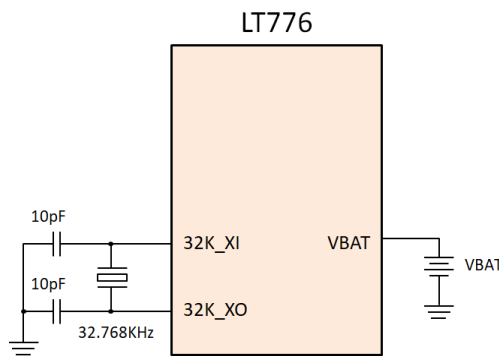


图 7-11: RTC 参考原理图

### 7.8 复位

LT776 的硬件复位来源有 2 种，2 种复位都会经过内部时钟做同步处理：

- 电源开启复位 (Power on Reset)
- 外部复位输入信号 (External Reset Pin, RST#)

此外 LT776 还提供一硬件复位信号 LCD\_RST#，作为给 MCU 屏进行硬件复位用，如图 7-2、7-3。



### 7.9 USB 接口

LT776 提供 USB 接口, 具有 USB Master 与 Slave 功能, 如果使用 USB Master, 则需要接上 12MHz 晶振。透过 USB 接口可以用专用 PC 软件更新内部 MCU 程序及外接 SPI Flash 内的数据, 详细操作模式请参考 LT776 应用手册 (LT776\_UartTFT\_AP Note\_Vxx\_CH.pdf) 。

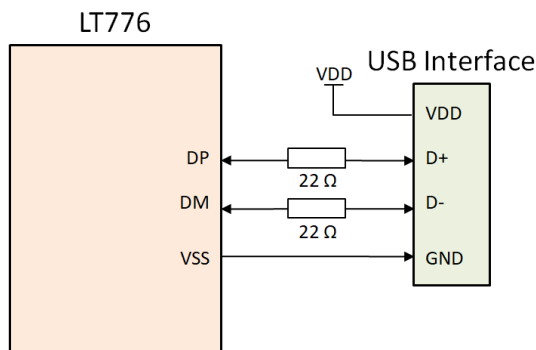


图 7-12: LT776 连接到 USB 的应用电路

### 7.10 Uart/SPI 扩展接口

除了 TFT 串口屏的必要管脚外, LT776 还可以提供一些 Uart (SCI 串口通讯) 管脚供外部需要做 Uart 串口通讯的元件, 如 WiFi 模块、蓝芽模块等, 其中 Uart#4 可以做为 CAN Bus 使用, 参考原理图如下:

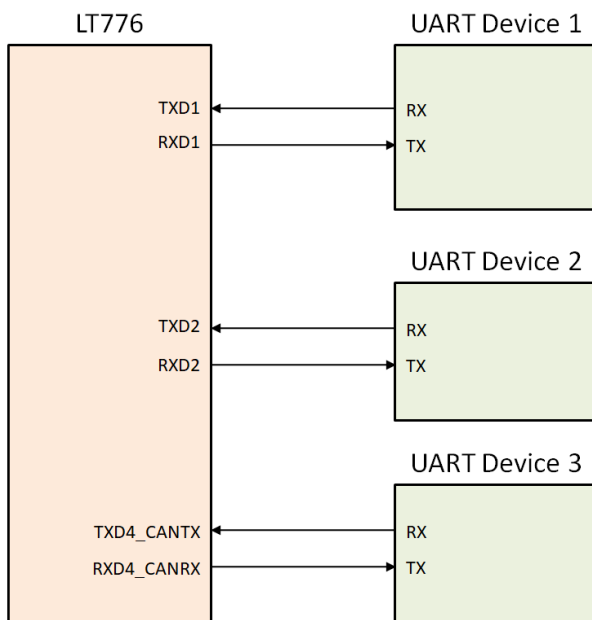


图 7-13: 额外的 Uart 接口参考原理图

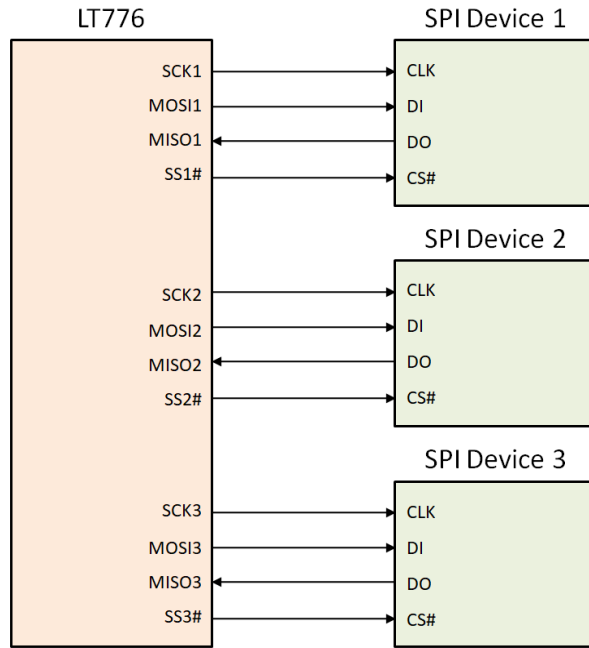


图 7-14: 额外的 SPI 接口参考原理图

### 7.11 SDIO 接口

LT776 提供 SDIO 接口, 支持 SD 卡的 SDIO 模式, 参考原理图如下:

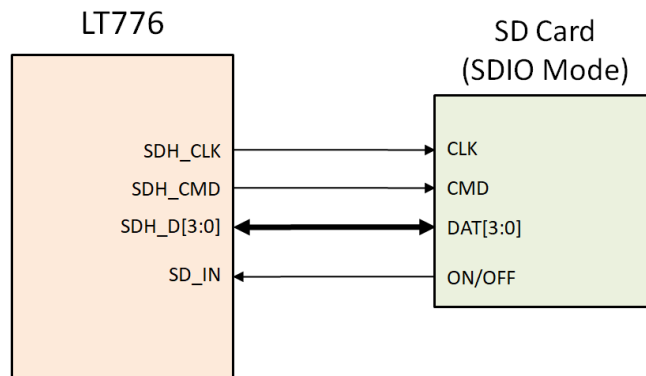


图 7-15: SDIO 接口参考原理图

7.12 DCMI 摄像头接口

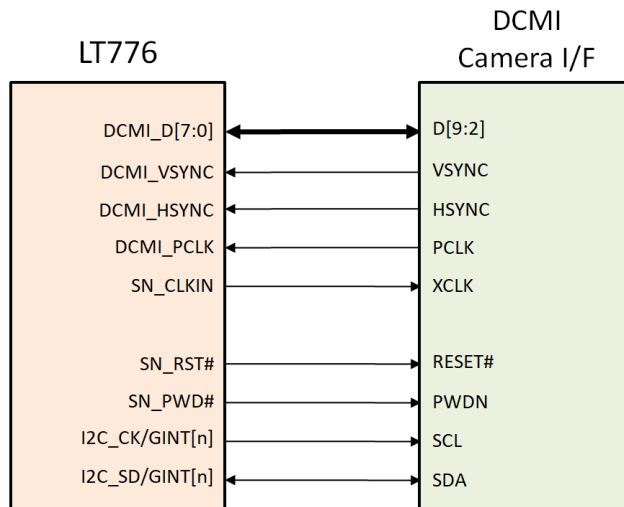


图 7-16: DCMI 连接摄像头参考原理图

8. 参考原理图

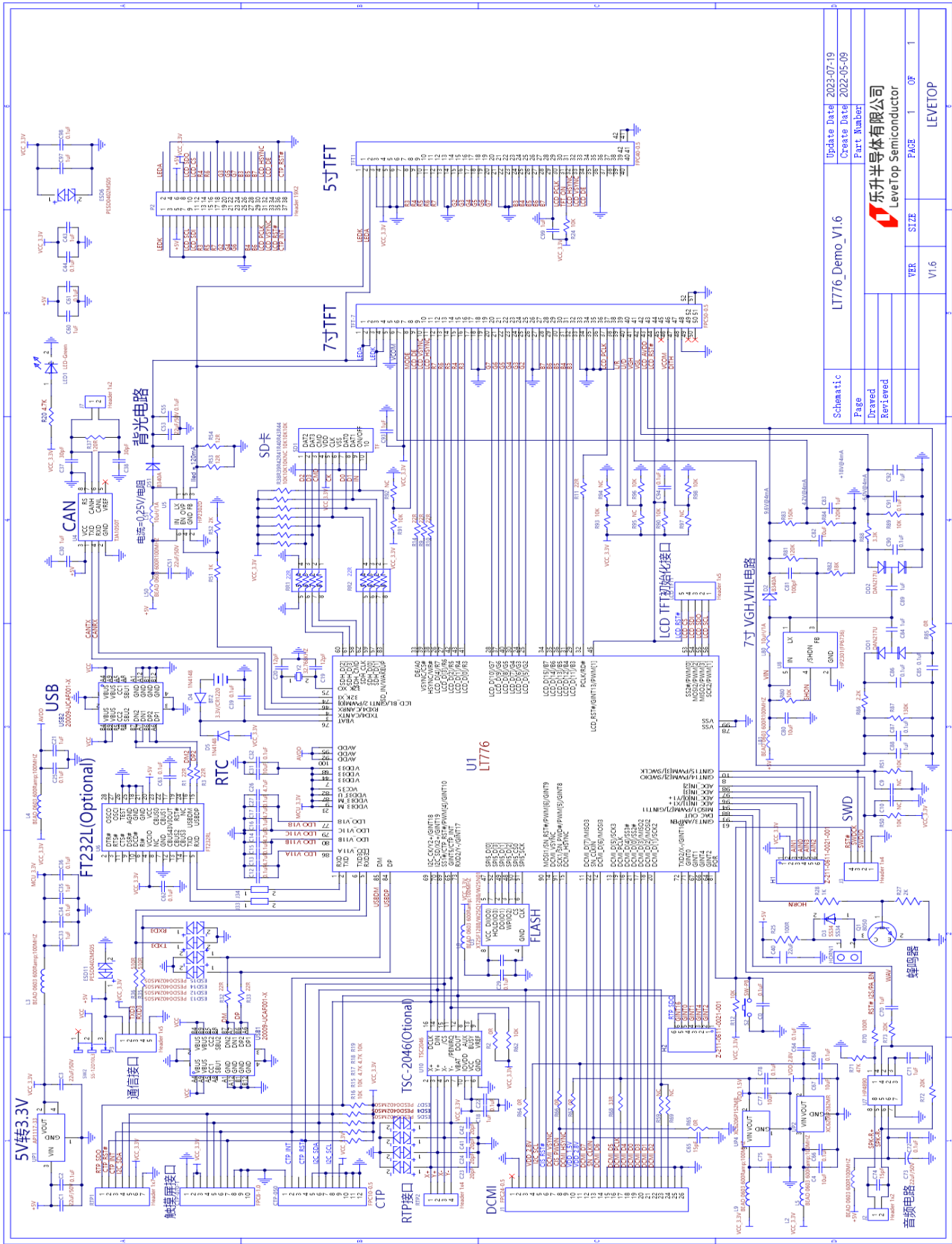


图 8-1: LT776 参考原理图

LT776\_DS\_CH / V1.1

9. 封装信息

■ LT776 (LQFP-100pin)

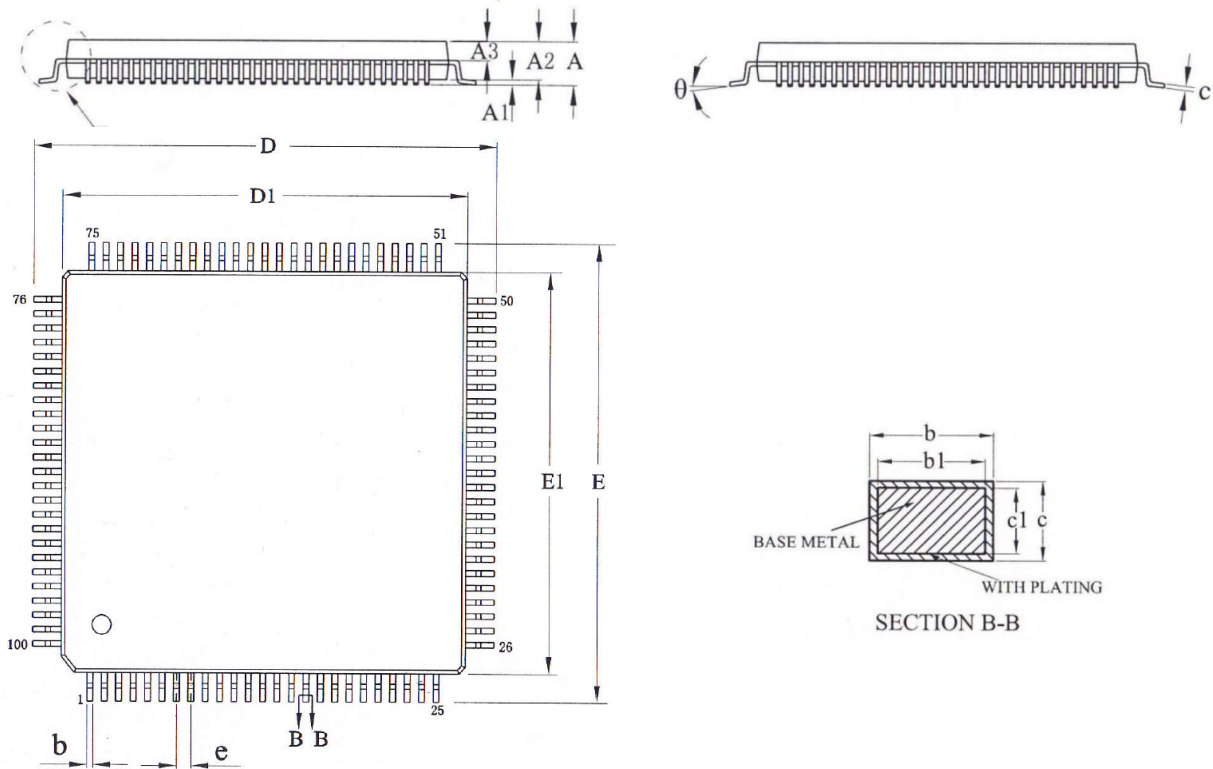


图 9-1: 100Pin LQFP 外观尺寸图

表格 9-1: 100Pin LQFP 尺寸参数

Symbol	Millimeter			Symbol	Millimeter		
	Min.	Nom.	Max		Min.	Nom.	Max
A	-	-	1.60	D1	13.9	14.0	14.1
A1	0.05	-	0.15	E	15.8	16.0	16.2
A2	1.35	1.40	1.45	E1	13.9	14.0	14.1
A3	0.59	0.64	0.69	eB	15.05	-	15.35
b	0.18	-	0.26	e	0.50BSC		
b1	0.17	0.20	0.23	L	0.45	-	0.75
c	0.13	-	0.17	L1	1.00REF		
c1	0.12	0.13	0.14	theta	0		7
D	15.8	16.00	16.2				

## 10. 版权说明

本文件之版权属于乐升半导体所有，若需要复制或复印请事先得到乐升半导体的许可。本文件记载之信息虽然都有经过校对，但是乐升半导体对文件使用说明书的规格不承担任何责任，文件内提到的应用程序仅用于参考，乐升半导体不保证此类应用程序不需要进一步修改。乐升半导体保留在不事先通知的情况下更改其产品规格或文件的权利。有关最新产品信息，请访问我们的网站 <https://www.levetop.cn>。